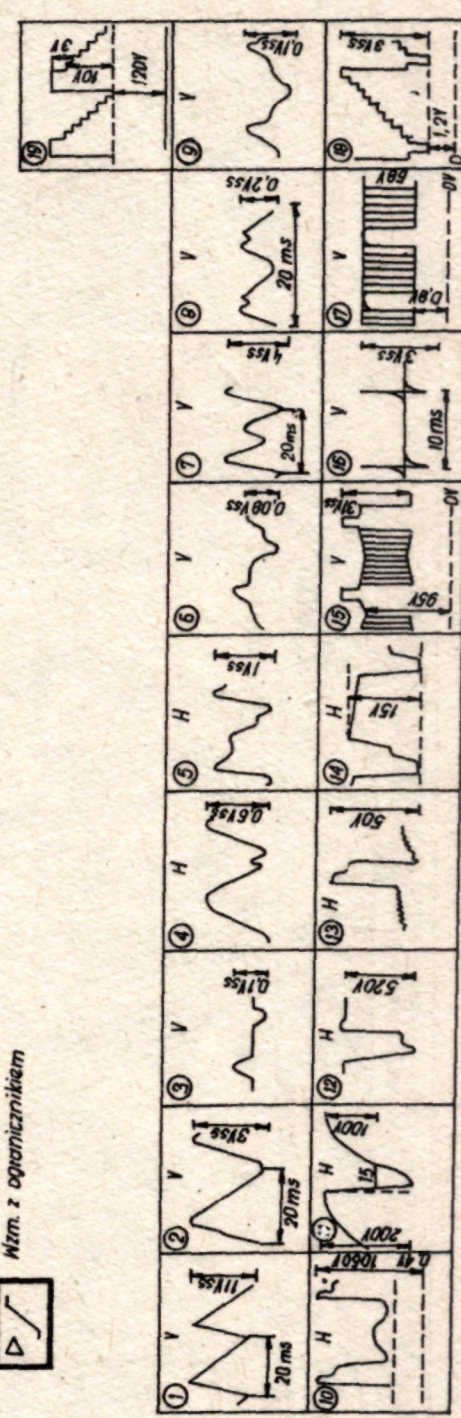
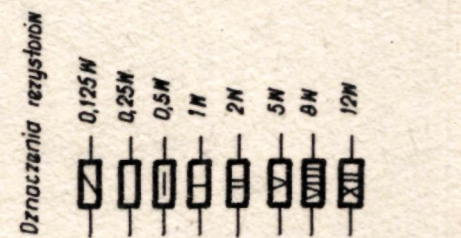
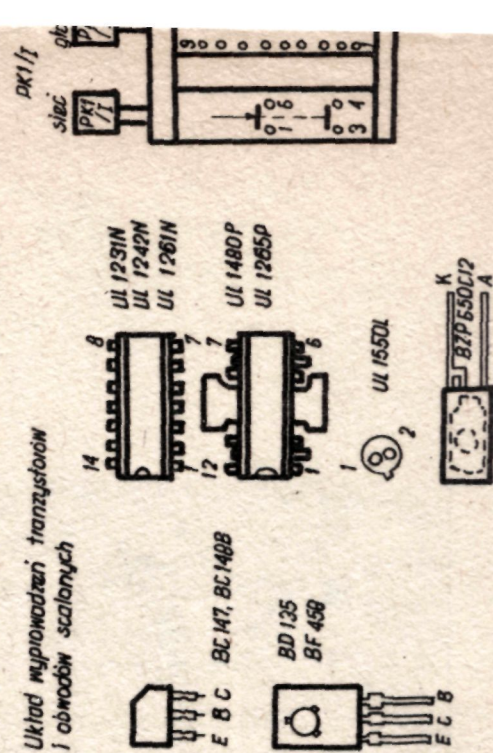


- Rys. E. Schemat ideowy OT Neptun 432, 632**



Układ wyprowadzeń tranzystorów
i obwodów scalonych

Dzignaczenia rezystorów

Wzm. z ogranicznikiem

site: www.unimor.pigwa.net

scan: stryker2(at)o2.pl